

TRIDI	
ECL in	signal
1	SiX – OR Trigger
2	SiY – OR Trigger
3	Xray 1, 90°
4	Xray 2, 35°
5	Xray 3, 145°
6	BaF 1
7	BaF 2
8	BaF 3
9	BaF 4
10	BaF 5
11	BaF 6
12	Trafo
13	Icool
14	Ucool
15	S1
16	-
tCL out	signal
1	Si Gate
2	-
3	Xray Gate
4	-
5	(BaF, NOT USED)
6	-
7	Master Trigger
8	
9	
10	
11	
12	
13	
14	
15	
16	
NIM in	signal
1	jetON Trigg11
2	jetOFF Trigg12
NIM out	signal
1	-
2	-

TDC1 (DSSSD)	
ECL in	signal
1	t_Si_X1
2	t_Si_X2
3	t_Si_X3
4	t_Si_X4
5	t_Si_X5
6	t_Si_X6
7	t_Si_X7
8	t_Si_X8
9	t_Si_X9
10	t_Si_X10
11	t_Si_X11
12	t_Si_X12
13	t_Si_X13
14	t_Si_X14
15	t_Si_X15
16	t_Si_X16
17	t_Si_Y1
18	t_Si_Y2
19	t_Si_Y3
20	t_Si_Y4
21	t_Si_Y5
22	t_Si_Y6
23	t_Si_Y7
24	t_Si_Y8
25	t_Si_Y9
26	t_Si_Y10
27	t_Si_Y11
28	t_Si_Y12
29	t_Si_Y13
30	t_Si_Y14
31	t_Si_Y15
32	t_Si_Y16

TDC2	
ECL in	signal
1	Xray 1
2	Xray 2
3	Xray 3
4	
5	
6	
7	
8	
9	
10	
11	
12	
13	
14	
15	
16	
17	
18	
19	
20	
21	BaF 1
22	BaF 2
23	BaF 3
24	BaF 4
25	BaF 5
26	BaF 6
27	
28	
29	
30	
31	
32	

MADC1 (DSSSD)	
ECL in	signal
1	E_Si_X1
2	E_Si_X2
3	E_Si_X3
4	E_Si_X4
5	E_Si_X5
6	E_Si_X6
7	E_Si_X7
8	E_Si_X8
9	E_Si_X9
10	E_Si_X10
11	E_Si_X11
12	E_Si_X12
13	E_Si_X13
14	E_Si_X14
15	E_Si_X15
16	E_Si_X16
17	E_Si_Y1
18	E_Si_Y2
19	E_Si_Y3
20	E_Si_Y4
21	E_Si_Y5
22	E_Si_Y6
23	E_Si_Y7
24	E_Si_Y8
25	E_Si_Y9
26	E_Si_Y10
27	E_Si_Y11
28	E_Si_Y12
29	E_Si_Y13
30	E_Si_Y14
31	E_Si_Y15
32	E_Si_Y16

MADC2	
ECL in	signal
1	Xray 1
2	Xray 2
3	Xray 3
4	
5	
6	
7	Si Currtn
8	Si Voltagt
9	
10	
11	
12	
13	
14	
15	
16	
17	
18	
19	
20	
21	BaF 1
22	BaF 2
23	BaF 3
24	BaF 4
25	BaF 5
26	BaF 6
27	
28	
29	
30	
31	
32	

Si X → NEG shaper
Si Y → POS shaper